

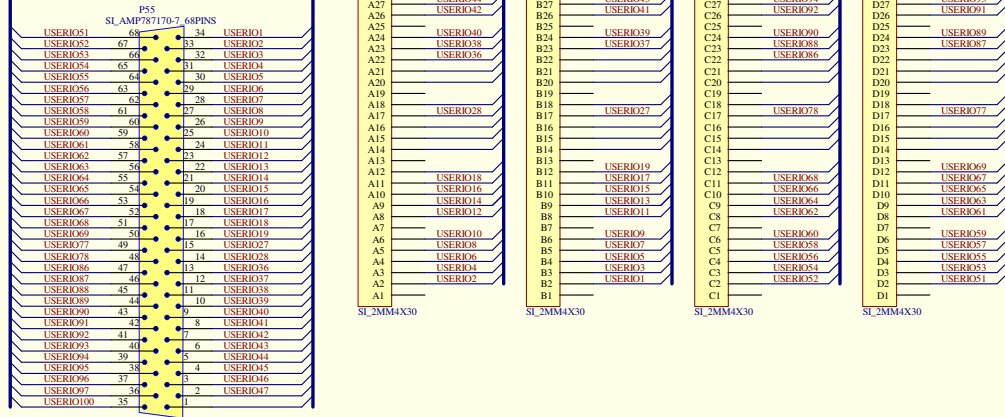
I/O PINOUT

D.30. USERI/099	C.30. USERI/0100	B.30. USERI/049	A.30. USERI/050
D.29. USERI/097	C.29. USERI/098	B.29. USERI/047	A.29. USERI/048
D.28. USERI/095	C.28. USERI/096	B.28. USERI/045	A.28. USERI/046
D.27. USERI/093	C.27. USERI/094	B.27. USERI/043	A.27. USERI/044
D.26. USERI/091	C.26. USERI/092	B.26. USERI/041	A.26. USERI/042
D.25. USERI/089	C.25. USERI/088	B.25. USERI/039	A.25. USERI/040
D.24. USERI/087	C.24. USERI/086	B.24. USERI/037	A.24. USERI/038
D.23. USERI/085	C.23. USERI/084	B.23. USERI/035	A.23. USERI/036
D.22. USERI/083	C.22. USERI/082	B.22. USERI/033	A.22. USERI/034
D.21. USERI/081	C.21. USERI/080	B.21. USERI/031	A.21. USERI/032
D.20. USERI/079	C.20. USERI/078	B.20. USERI/029	A.20. USERI/030
D.19. USERI/077	C.19. USERI/076	B.19. USERI/027	A.19. USERI/028
D.18. USERI/075	C.18. USERI/074	B.18. USERI/025	A.18. USERI/026
D.17. USERI/073	C.17. USERI/072	B.17. USERI/023	A.17. USERI/024
D.16. USERI/071	C.16. USERI/070	B.16. USERI/021	A.16. USERI/022
D.15. USERI/069	C.15. USERI/068	B.15. USERI/019	A.15. USERI/020
D.14. USERI/067	C.14. USERI/066	B.14. USERI/017	A.14. USERI/018
D.13. USERI/065	C.13. USERI/064	B.13. USERI/015	A.13. USERI/016
D.12. USERI/063	C.12. USERI/062	B.12. USERI/013	A.12. USERI/014
D.11. USERI/061	C.11. USERI/060	B.11. USERI/011	A.11. USERI/012
D.10. USERI/059	C.10. USERI/058	B.10. USERI/009	A.10. USERI/010
D.9. USERI/057	C.9. USERI/056	B.9. USERI/007	A.9. USERI/008
D.8. USERI/055	C.8. USERI/054	B.8. USERI/005	A.8. USERI/006
D.7. USERI/053	C.7. USERI/052	B.7. USERI/003	A.7. USERI/004
D.6. USERI/051	C.6. USERI/050	B.6. USERI/001	A.6. USERI/002
D.5. USERI/049	C.5. USERI/048	B.5. USERI/000	A.5. USERI/001
D.4. USERI/047	C.4. USERI/046	B.4. USERI/000	A.4. USERI/001
D.3. USERI/045	C.3. USERI/044	B.3. USERI/000	A.3. USERI/001
D.2. USERI/043	C.2. USERI/042	B.2. USERI/000	A.2. USERI/001
D.1. USERI/041	C.1. USERI/040	B.1. USERI/000	A.1. USERI/001

ANALOG PINOUT

1 (B2) =	35 (C30) =	SAMPLELOCK_IO
2 (B29) =	36 (D29) =	DGND
3 (A28) =	37 (C28) =	AGND
4 (B28) =	38 (D28) =	DACOUT15
5 (A27) =	39 (C27) =	DACOUT14
6 (B27) =	40 (D27) =	DACOUT13
7 (A26) =	41 (C26) =	DACOUT12
8 (B26) =	42 (D26) =	AGND
9 (A24) =	43 (C24) =	DACOUT11
10 (B24) =	44 (D24) =	DACOUT10
11 (A23) =	45 (C23) =	DACOUT9
12 (B23) =	46 (D23) =	DACOUT8
13 (A22) =	47 (C22) =	AGND
14 (A17) =	48 (C17) =	IN1A8 (IN1A_3)
15 (B17) =	49 (D17) =	AGND
16 (B12) =	50 (D12) =	IN1A4 (IN1A_2)
17 (A11) =	51 (C11) =	AGND
18 (B11) =	52 (D11) =	IN1B3 (IN1B_1)
19 (A10) =	53 (C10) =	IN1B0 (IN1B_1)
20 (B10) =	54 (D10) =	IN1B9 (IN1B_1)
21 (A9) =	55 (C9) =	IN1B8 (IN1B_1)
22 (B9) =	56 (D9) =	IN1B7 (IN1B_1)
23 (A8) =	57 (C8) =	IN1B6 (IN1B_1)
24 (B8) =	58 (D8) =	IN1B5 (IN1B_1)
25 (A6) =	59 (C6) =	IN1B4 (IN1B_1)
26 (B6) =	60 (D6) =	AGND
27 (A5) =	61 (C5) =	IN1B3 (IN1B_0)
28 (B5) =	62 (D5) =	IN1B2 (IN1B_0)
29 (A4) =	63 (C4) =	IN1B1 (IN1B_0)
30 (B4) =	64 (D4) =	IN1B0 (IN1B_0)
31 (A3) =	65 (C3) =	IN1B9 (IN1B_0)
32 (B3) =	66 (D3) =	IN1B8 (IN1B_0)
33 (A2) =	67 (C2) =	IN1B7 (IN1B_0)
34 (B2) =	68 (D2) =	IN1B6 (IN1B_0)

68 pin, half pitch DSUB socket,
right angle, no locks/latches
a) Amp - 787169-7
b) Amp - 787170-7
c) Amp - 787362-7



Title			user_io_com.sch		
Size		Number		Revision	
Orcad B					
Date:	9-May-2006		Sheet of		
File:	D:\temp\proj\Projects\dsp_carriers\PMC		C671x_r1.dtb		